

Énoncer la remarque : syntaxe \neq sémantique

La logique propositionnelle est un outil utile pour modéliser des problèmes divers ou pour définir des logiques plus complexes.

I) Syntaxe

Déf 1 : On appelle ensemble de variables propositionnelles, noté V , un ensemble dénombrable.

Déf 2 : On définit l'ensemble des formules propositionnelles, noté F , par induction :

- $V \in F$.
- Si $f \in F$, alors $\neg f \in F$.
- Si $f, g \in F$, alors $(f \vee g) \in F$.

Prop 3 : La définition des formules propositionnelles est non-ambigüe.

Notation 4 : On définit de nouveaux opérateurs comme abréviation des opérateurs précédents :

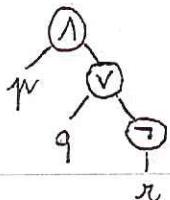
- $(f \wedge g) := \neg(\neg f \vee \neg g)$
- $(f \Rightarrow g) := (\neg f \vee g)$
- $(f \Leftrightarrow g) := ((f \Rightarrow g) \wedge (g \Rightarrow f))$

Notation 5 : On réduit le nombre de parenthèse en considérant \wedge et \vee prioritaire à gauche et \Rightarrow à droite.

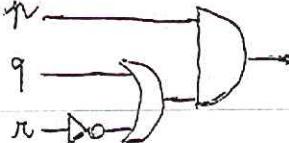
Autres représentations d'une formule :

- Formule classique : $p \wedge (q \vee \neg r)$
- Ecriture polonaise : $\wedge p \vee q \neg r$

• Arbre :



• Circuit logique :



Aucune application (VPL)

II) Sémantique

Déf 6 : Une valuation est une application de V dans $\{0, 1\}$.

Cette application est alors étendue aux formule de F par induction :

- Pour tout $f \in F$, $v(f) = 1$ si $v(f) = 0$.

- Pour tout $f, g \in F$, $v(f \vee g) = 1$ si $v(f) = 1$ ou $v(g) = 1$.

Ex 7 : Soit $v : x \mapsto 1$ si $x = p$.

Ainsi $v(p \wedge \neg q) = 1$ et $v(p \Rightarrow q) = 0$.

Déf 8 : Soient f et g deux formules propositionnelles et v une valuation :

- v satisfait f si $v(f) = 1$.

- f est satisfiable si il existe une valuation qui satisfait f .

- f est valide si toute valuation satisfait f .

- f et g sont équivalents, noté $f \equiv g$, si elles sont satisfaites par les mêmes valuations

Prop 9 : Une formule $f \in F$ est valide si $\neg f$ est insatisfiable.

Prop 10 : Deux formules f et g sont équivalentes

Déf 11 : Soient Γ un ensemble de formules et f une formule.

- Γ est satisfiable si il existe une valuation qui satisfait toutes les formules de Γ .

- Γ est finiment satisfiable si tout sous-ensemble fini de Γ est satisfiable.

- f est une conséquence de Γ si toute valuation qui satisfait Γ satisfait f .

Prop 12 : Un ensemble fini de la forme $\{f_i, 1 \leq i \leq n\}$ est satisfiable si la formule $\bigwedge f_i$ est satisfiable.

Prop 13 : $\Gamma \models B$ si $\Gamma \cup \{T_B\}$ est insatisfiable.

Thm 14 : Théorème de compactité

Soit Γ un ensemble de formules insatisfiable.

Il existe un sous-ensemble fini de Γ insatisfiable

Classe de formules et leur représentation:

On peut quotienter les formules par la relation \equiv .

On cherche alors à étudier les classes d'équivalence ainsi créées et non les formules.

Prop 15 : Soit $F[x_1, \dots, x_n]$ l'ensemble des formules ne contenant que les variables x_1, \dots, x_n .

$F[x_1, \dots, x_n]/\equiv$ est en bijection avec $\{0, 1\}^n \rightarrow \{0, 1\}$.

Nous allons chercher des méthodes pour représenter un élément de F/\equiv .

• Table de vérité:

p	q	r	f
0	0	0	0
0	1	1	1
1	0	1	1
1	1	0	0

Une table de vérité représente toute les valuations possibles.

• Formes normales:

Un littéral est une variable ou son négation.

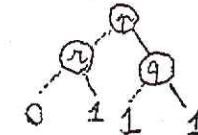
Une forme normale conjonctive est une conjonction de disjonctions de littéraux (CNF).

On définit de même les formes normales disjunctives (DNF).

$$\begin{aligned} \text{Ex: } p \Leftrightarrow q &\equiv (\neg p \vee q) \wedge (p \vee \neg q), \\ &\equiv (p \wedge q) \vee (\neg p \wedge \neg q). \end{aligned}$$

• Arbre binaire de décision (ABD):

Arbre où chaque noeud contient une variable et a deux fils, et où les feuilles sont étiquetées par 0 ou 1.

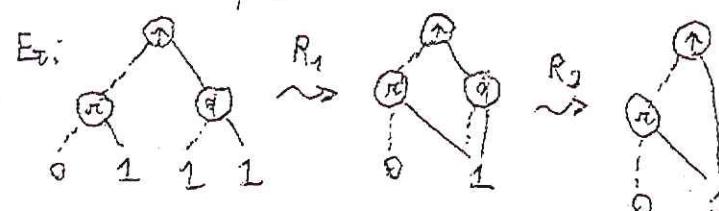


• Diagramme binaire de décision (BDD):

Représentation plus compacte d'un ABD.

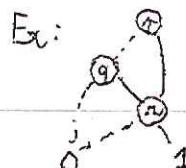
Un BDD est réduit si l'on ne peut appliquer aucune des réductions suivantes:

- Fusionner les feuilles de mêmes étiquettes. (R₁)
- Supprimer les noeuds dont les deux branches se dirigent vers le même noeud. (R₂)
- Fusionner deux noeuds dont les sous-diagrammes sont identiques (R₃)



• Diagramme binnaire de décision ordonné (OBDD):

On se donne un ordre sur nos variables et on considère les BDD respectant cet ordre dans tous ces chemins.



est un OBDD pour l'arbre $p > q > r$.

pour quoi faire ?

Thm 16 : Pour un arbre donné, il existe un unique OBDD représentant une formule donnée.

Application : Permet de décider la validité et la satisfisabilité en temps constant.

- Représentation ayant peu de mémoire.

- Décide de l'équivalence de deux formules en temps linéaire.

III SAT

Déf 17 : Le problème SAT est le suivant :

Etant donné une formule CNF, décider la satisfisabilité de cette formule.

Théorème de Cook :

SAT est NP-complet

(DEV)

Application : On peut résoudre n'importe quel problème NP grâce à un algorithme qui décide SAT.

Ex : k-coloration d'un graphe.

Application : On peut décider de la satisfisabilité de n'importe quelle formule à l'aide d'un algorithme qui décide SAT.

Pour passer la forme en CNF, deux méthodes sont possibles :

- Trouver une CNF équivalente : le résultat est de taille exponentielle.

- Transformation de Freitman (DVPT).

Algorithme DPLL : → algo backtracking = état indexé.

Algo-DPLL (Γ : ensemble de clauses) : basé = recherche exhaustive

Supprimer les clauses vides de Γ :

Si $\Gamma = \emptyset$ retourner vrai

sinon retourner DPLL(Γ)

DPLL (Γ : ensemble de clauses non-vides) : basé =

Si $\perp \in \Gamma$ retourne faux

Si $\Gamma = \emptyset$ retourne vrai

Si Γ contient des littéraux isolés

| Enlever de Γ les clauses contenant des littéraux isolés
| DPLL(Γ)

Si non si Γ contient des clauses unitaires

| Appliquer la résolution unitaire à Γ
| DPLL(Γ)

Sinon

| Choisir une variable de Γ

| retourner DPLL($\Gamma[x:=0]$) ou DPLL($\Gamma[x:=1]$)

Référence :

Majoritairement : Devismes, La Bourcade

Logique et démonstration automatisée

Cook : Carton

Freitman : Stern,

Page 155.

BDD : Huth, Ryan

Logic in computer science

Étape 1 fait, par un algo

Permet de mettre toute formule sous forme normale 3-SAT